

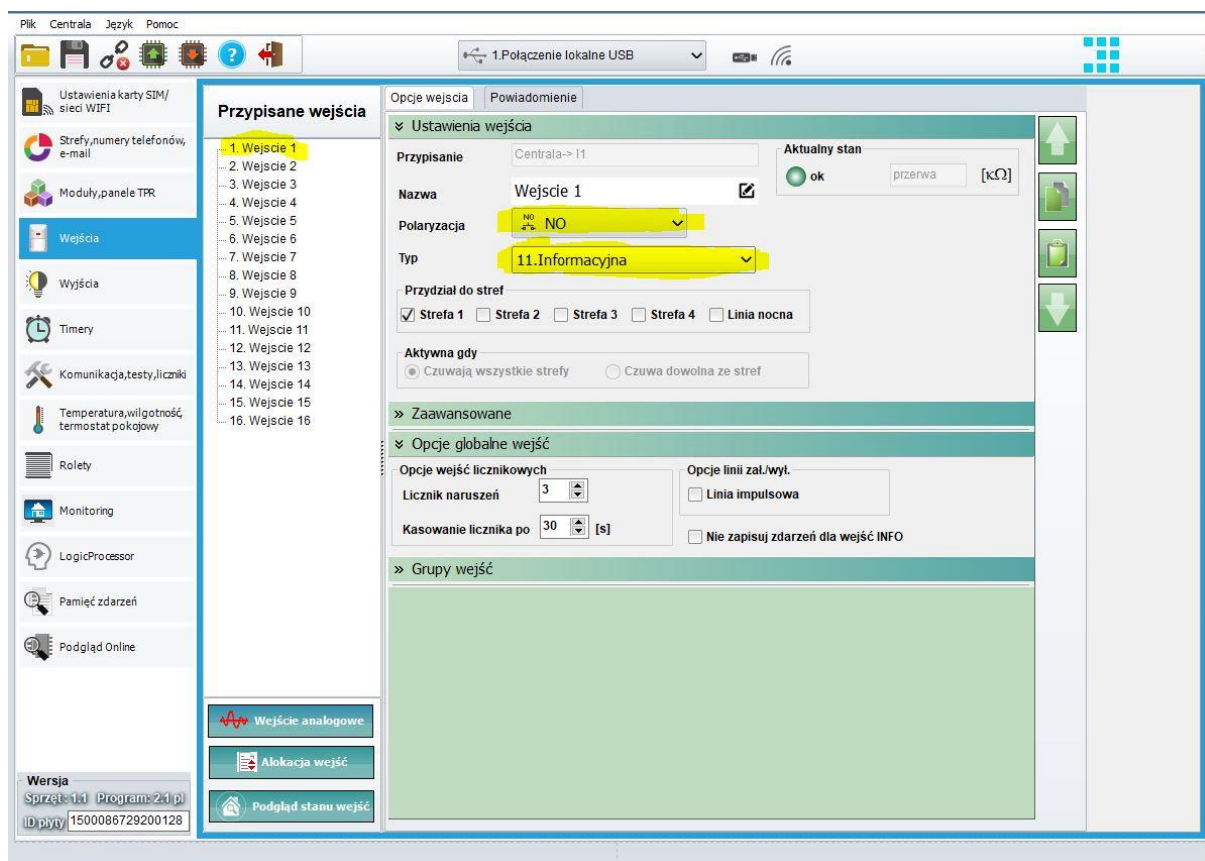
NOTA APLIKACYJNA

TYTUŁ:	Wykrywanie długiego i krótkiego naciśnięcia przycisku.
URZĄDZENIA:	NeoGsm-IP(-PS); NeoGSM-IP-64(-PS)
WERSJA:	1.0JH
DATA:	17.03.2021

Prezentowana nota aplikacyjna pokazuje propozycję takiej konfiguracji wejść centrali aby możliwe było rozpoznanie krótkiego lub długiego naciśnięcia przycisku podłączonego do danego wejścia.

Zakładka „Wejścia”

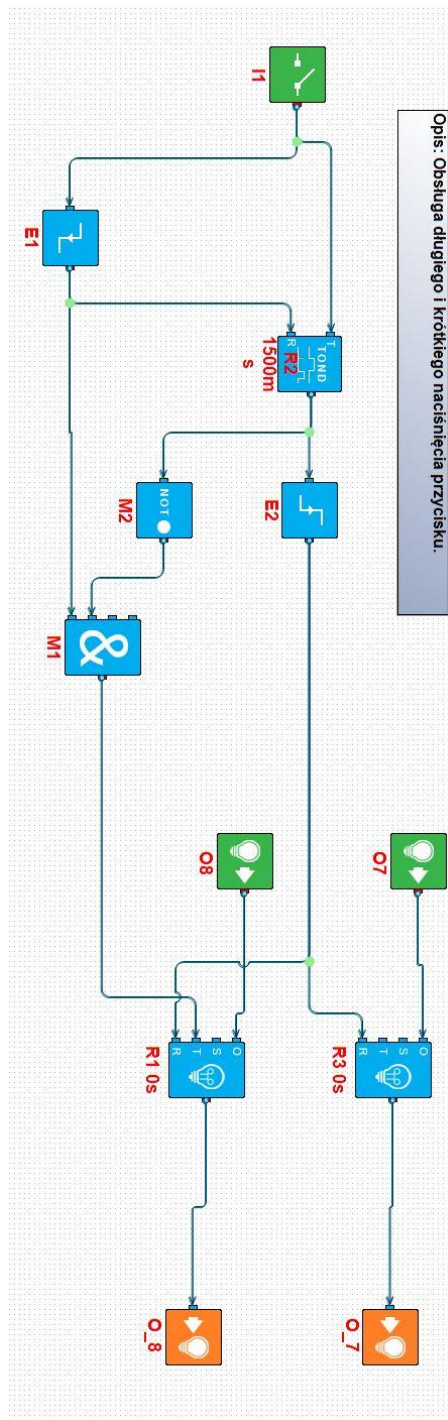
Po nawiązaniu łączności z centralą przechodzimy do zakładki „Wejścia”.



Wybieramy wejście które ma rozpoznawać długie i krótkie naciśnięcie, polaryzacje ustawiamy na „NO” i typ na „11. Informacyjna”.

Zakładka „Logic Procesor”

W zakładce „logic Procesor” uruchamiamy program „Diagram Editor” w którym tworzymy blokowy schemat rozwiązania:



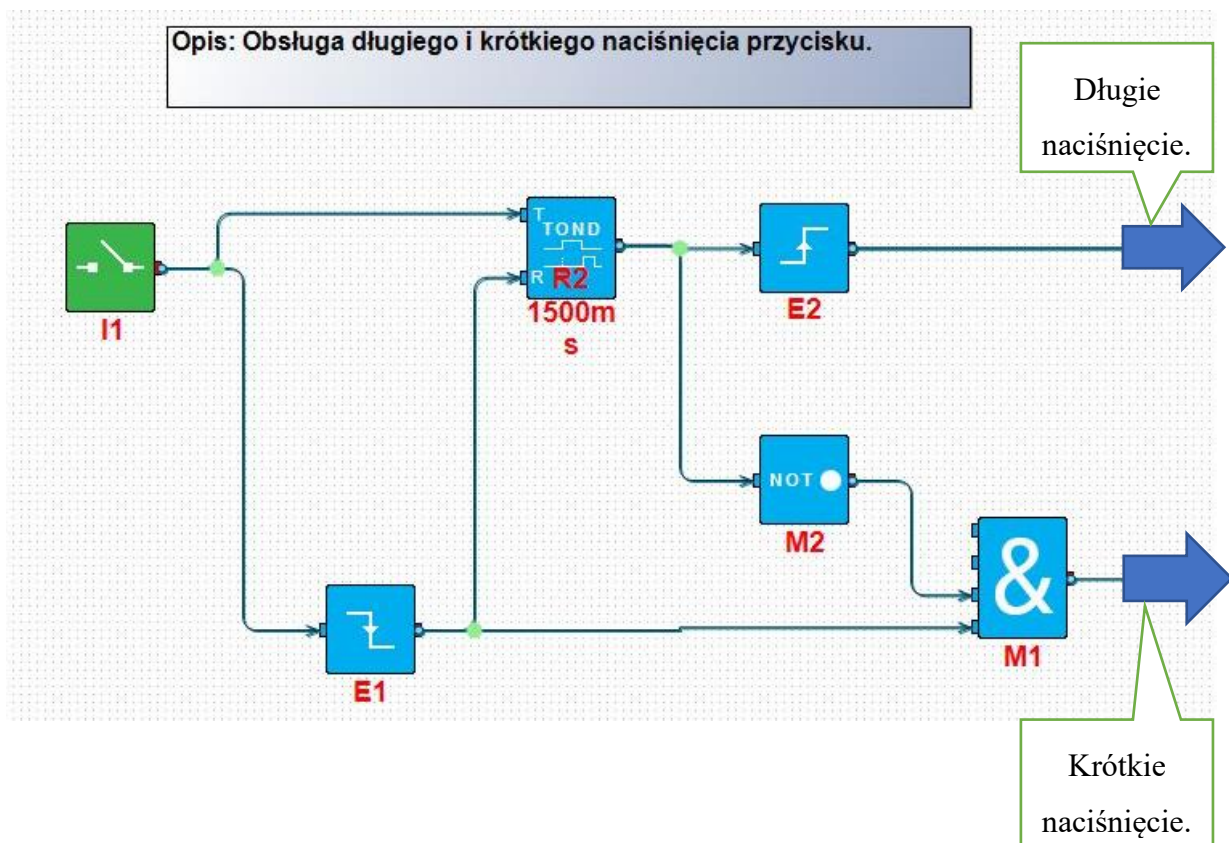
Zasada działania.

W momencie naciśnięcia przycisku podłączonego do wejścia I1 wejście T przekaźnika czasowego R2 zostaje wysterowane, przekaźnik wysteruje swoje wyjście wtedy gdy wejście T będzie wysterowane dłużej niż 1500 ms, wysterowane wyjścia przekaźnika jest wykrywane przez blok E2 (zbocze narastające) i jest to właściwym sygnałem długiego naciśnięcia przycisku. Jeżeli przycisk został zwolniony przed upływem 1,5 s wyjście R2 nie zostanie wysterowane. Puszczanie przycisku jest wykrywane przez blok E1 (zbocze opadające), sygnał jest podawany na wejście R przekaźnika R2 co powoduje wyłączenie wyjścia przekaźnika jeżeli było załączone. Ten sam sygnał jest podany na blok iloczynu logicznego M1 (bramka logiczna AND), jako drugi sygnał do M1 jest doprowadzony zanegowany w bloku M2 sygnał wyjściowy z przekaźnika R2, jeżeli przekaźnik nie jest wysterowany na wejście M2 jest podawany stan wysoki, wyjście z M2 zostanie wysterowane tylko wtedy gdy na oba wejścia jest podawany stan wysoki a więc wtedy gdy przycisk został puszczone i nie jest wysterowany przekaźnik R2, a więc naciśnięcie przycisku trwało krócej niż 1,5 sekundy. Wyjście z bloku M2 jest sygnałem krótkiego naciśnięcia przycisku.

Dalsza część schematu zawierająca bloki O7, O8, R1, R3, O_7 i O_8, jest elementem wykonawczym obrazującym działanie sygnałów, krótkie naciśnięcia I1 będą powodowały przełączanie się stanów na wyjścia O8 natomiast długie naciśnięcie spowoduje wyłączenie wyjść O7 i O8.

W praktyce do wyjść z E2 (długie naciśnięcie) i z M1 (krótkie naciśnięcie) można podłączyć dowolny zestaw wyjść dostępny przez logic procesor. Czas po jakim ma zostać wykryte długie naciśnięcie można dobrać przez edycję czasu opóźnienia załączenia wyjścia w bloku R2 w nocy jest to 1,5 sekundy (1500 ms) ale w zasadzie czas można dobrać dowolnie w zależności od potrzeb.

Poniżej znajduje się rysunek z zasadniczą częścią schematu oraz skrypt wygenerowany przez diagram editor.



```

int E1;
int E2;
int I1;
int M1 ;
int M2;
int O7;
int O8;
int R1;
int R2;
int R3;
main()
{
while(1){
I1=geti(1);
O8=geto(8);
O7=geto(7);

```

```
R1=lsw(0,08,0,M1,E2,0,1);  
M2=!R2;  
R3=lsw(2,07,0,0,E2,0,1);  
E1=edge(0,0,I1);  
R2=tond(1,I1,E1,1500,0);  
M1=E1&M2;  
E2=edge(1,1,R2);  
seto(8,R1);  
seto(7,R3);  
};  
};
```

Uwagi.

Firma Ropam Elektronik z zasady ukierunkowana jest na innowacyjność i rozwój swoich rozwiązań dlatego zastrzega sobie prawo wprowadzania bez uprzedzenia zmian parametrów technicznych, wyposażenia i specyfikacji oferowanych towarów.

Ropam Elektronik nie ponosi odpowiedzialności za działanie aplikacji lub produktu w określonym wdrożeniu u Klienta. Integrator lub projektant jest odpowiedzialny za swoje produkty i aplikacje wykorzystujące elementy Ropam Elektronik. Informacje, dokumenty czy oprogramowanie, które można przeglądać lub pobrać z serwisu Ropam Elektronik są "tak jak są" („as is”) bez jakiegokolwiek gwarancji bezpośredniej lub domyślnej przydatności do wykorzystania, wdrożenia, zastosowania.

Wszystkie użyte nazwy, znaki towarowe i handlowe są własnością stosownych podmiotów i zostały użyte wyłącznie w celach informacyjnych oraz identyfikacyjnych.